

U_POD



Contenido del KIT “*U_POD*”:

Gracias por haber adquirido este producto, para obtener un mayor provecho del mismo, sugerimos leer en detalle los archivos **LEAME.TXT** y el “*Manual del Usuario*” (**U_POD_UM1V0_ED.pdf**) en formato electrónico contenidos en el “**CD ROM de Instalación**”.

El kit “*U_POD*” está compuesto por:

- 1 Placa “**Mother Board**” (*U_POD*) (placa principal del sistema).
- 1 Placa “**DemoQG8**” (placa de Demostración, para los primeros pasos del usuario).
- 1 Cable Serial USB 2.0 tipo “A” – “B”
- 1 Arnés de cable plano Hembra – Hembra IDC 6 p/ Flia. RS08/HC9S08/ V1 ColdFire y HC9S12(x).
- 1 Arnés de cable plano Hembra – Hembra IDC 14 p/ Flia. DSC 56F8xxx.
- 1 Arnés de cable plano Hembra – Hembra IDC 26 p/ Flia. V2/V3/V4 ColdFire y ARM Cortex Kinetis (opcional conjunto adaptador para Micro IDC 20)
- 1 CD ROM de instalación – “**U_POD_1V0 – Instalación**”
- 1 DVD ROM con versiones Demos “**CodeWarrior_xx**” de flia. Soportadas por la herramienta

Configuración de Fábrica:

El sistema “*U_POD*” ha sido probado en forma rigurosa de fábrica y se entrega con la siguiente configuración:

JP1 ----- Posición 2-3 ----- U_POD entrega alimentación FIJA (+3V3 / + 5V) o recibe de la placa del usuario según se configure por software.

Si **JP1** se coloca en **Posición 1-2 ----- U-POD entregará +VDD variable**, ajustada a **+3,60V** aprox.). Se mide según **Figura 1**.

+VPP ----- Fijada a + 12,00V de fábrica (se mide entre cátodo de D2 y masa, cuando está activada la función VPP solo en la flia. RS08)

NOTA IMPORTANTE!!:

La placa “*DemoQG8*” que acompaña al kit, posee un **MC9S08QG8CPE** que soporta **+ 3,60V de +VDD** (alimentación) por lo que sugerimos prestar atención a ello antes de efectuar pruebas de cualquier tipo.

Puntos para medir +VDD y +VPP:

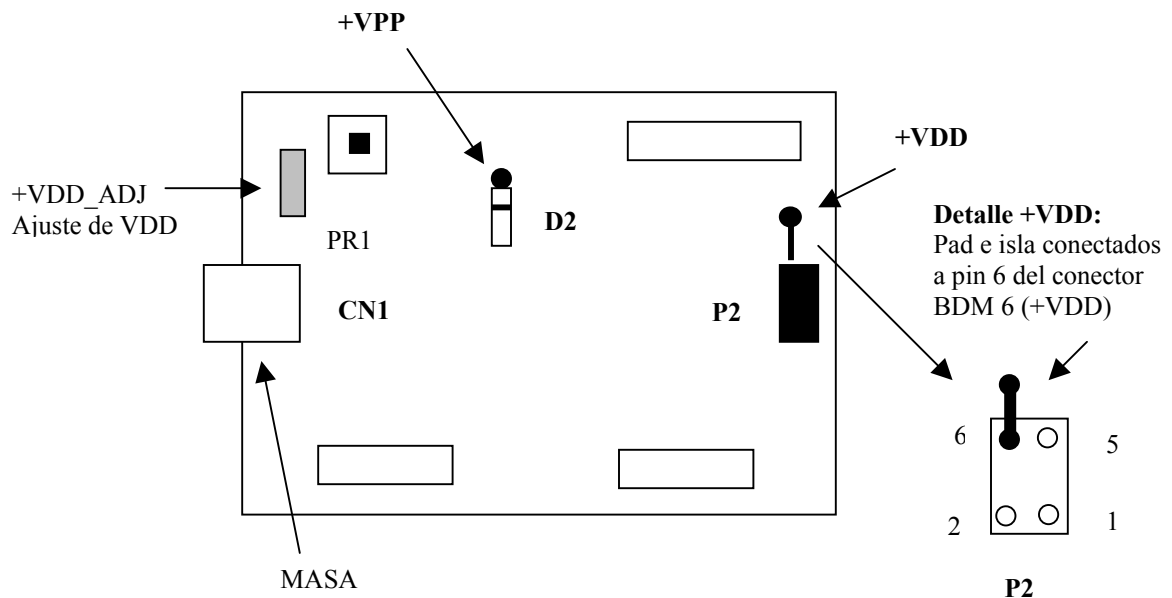


Figura 1