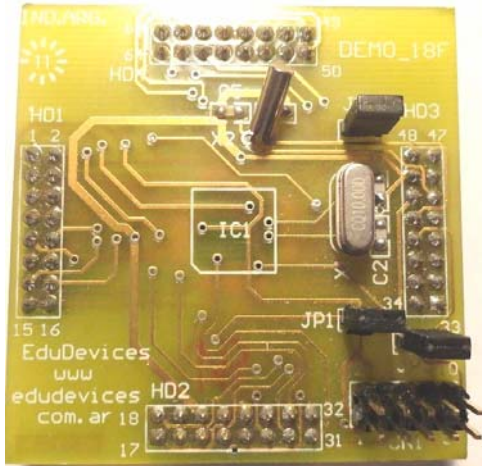


## **“*DEMO\_18F*”.....**

**.... *Kit para comenzar con los MCUs PIC18F de bajo consumo!!***



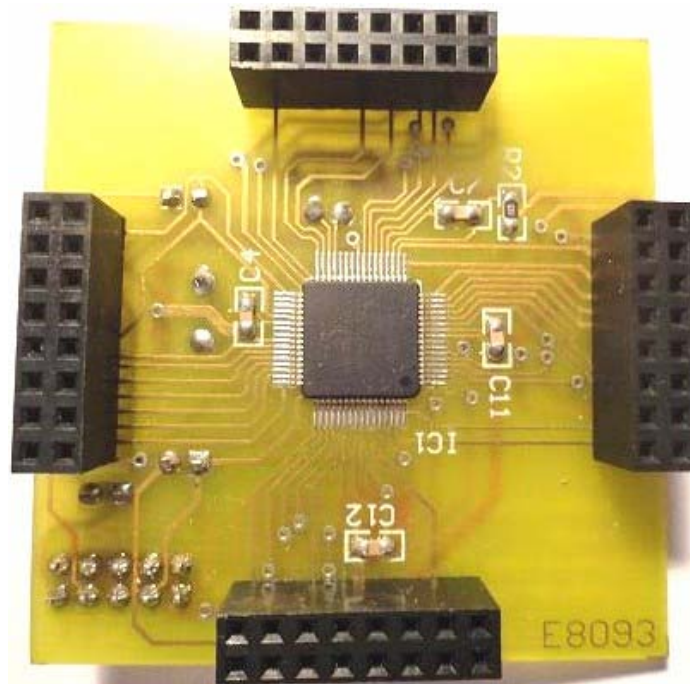
**[www.edudevices.com.ar](http://www.edudevices.com.ar)**

**EduDevices** ([www.edudevices.com.ar](http://www.edudevices.com.ar)), lanza al mercado el “**DEMO\_18F**”, un Kit de entrenamiento / aprendizaje de muy bajo costo que introduce al diseñador de aplicaciones con MCUs al nuevo mundo del bajo consumo y procesamiento de alta performance.

El sistema **DEMO\_18F** es una placa “**Demo**” de desarrollo para diseñadores que desarrollan y depuran aplicaciones con MCU’s de las familias **PIC18F6722** y **PIC18F65J50** de **Microchip**. La familia **PIC18F6722** está orientada a la alta performance y muy bajo consumo, ya que este MCU pertenece a la familia “**nanoWatt**” de muy bajo consumo de **5V de alimentación**. Mientras que la familia **PIC18F65J50** de **3,6V de alimentación**, pin a pin compatible con el **PIC18F6722** incorpora además una **interface serial USB 2.0 del tipo “Device”** muy útil a la hora de implementar proyectos con USB.

El KIT contiene todo el hardware y software necesario para desarrollar aplicaciones completas que utilicen MCUs con más de 50 puertos I/O de propósitos generales, 2 módulos de interfaces seriales asincrónicas UARTs aptas para trabajar en RS232 / RS485 / LIN, SPI, I2C, PWM, Timers, conversores A/D de 10 bits, etc. y en el caso de contener el **PIC18F65J50**, la placa incorpora una interface serial USB 2.0 full speed (12 Mbps) apta para aplicaciones USB con el entorno de una PC.

La placa **DEMO\_18F** ha sido concebida como una placa demostrativa de muy bajo costo con características especiales para el mercado local, y permite no solo su uso en forma independiente, sino que además facilita el montaje de la misma sobre placas “experimentales” de circuito impreso (placas de doble o simple faz con islas de cobre) con perforaciones a paso de 0,1 de pulgada entre si, para que el diseñador pueda construir rápidamente su propia aplicación utilizando la placa “Demo” como el “Corazón” del sistema sin necesidad de invertir tiempo (y dinero) inicial en el armado de un PCB prototipo específico.

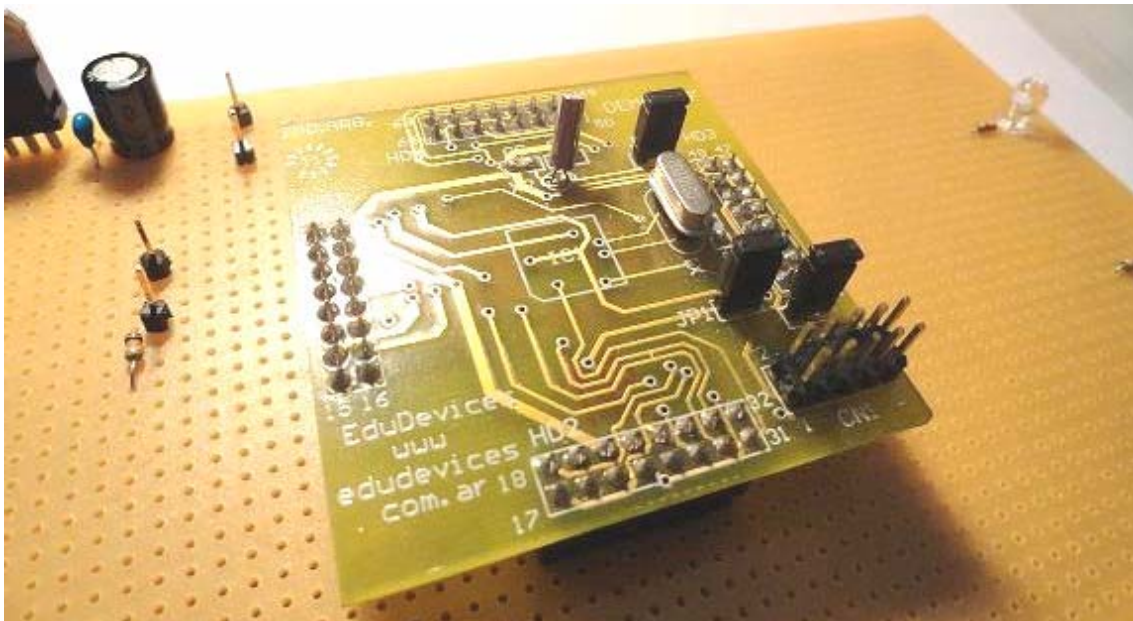


### Características de la placa “DEMO\_18F”:

- Contiene MCU de 64 pines encaps. LQFP **PIC18F6722 – I** o **PIC 18F65J50 – I** .
- Disponible al usuario 54 líneas de las 64 del MCU (todos los puertos I/Os, +VDD, VSS, y otras señales útiles).
- Integra en el PCB lo siguiente:
  - ◆ Circuitos Osciladores Completos con Xtales. de 10 Mhz y 32 Khz (18F6722)
  - ◆ Circuitos Osciladores Completos con Xtales. de 4 Mhz y 32 Khz (18F65J50)
  - ◆ Filtros de +VDD.
  - ◆ Resistor de Pull – Up en pin MCLR.
- Conector BDM de 10 pines (2x5 pines) compatible con herramientas de desarrollo como el **PICKit2** , **PICKit3**, **ICD2**, **ICD3**, etc..

- Selección de alimentación de + VDD (+ 5V para **18F6722** y +3,6V para **18F65J50**) por BDM a todo el sistema o alimentación por regulador externo por medio de un Jumper (JP1).
- Liberación de los pines “PGD” y “PGC” de los puertos I/O del MCU durante la etapa de programación si fuera necesario por medio de los jumpers JP2 y JP3.
- **4 conectores verticales Hembras de 2 x 8 pines** a paso de 0,1 de pulgada (1 x lado) que permiten utilizar “tira de pines” de 2 x 8 pines de 10 mm de altura para integrar en cualquier placa experimental o placa PCB definitiva, facilitando la remoción y re-utilización de la placa “demo”.

Además el kit incorpora un CD Rom con abundante material bibliográfico , Diagrama circuital completo de la placa demostrativa , aplicaciones de ejemplo con el MCU integrado en la placa, notas de aplicaciones varias que facilitarán el aprendizaje del diseñador en sus primeras aplicaciones.



### Características del MCU PIC18F6722:

- ❑ Memoria de Programa: 128 KB FLASH.
- ❑ Memoria de Datos: 4 KB de RAM
- ❑ Memoria EEPROM: 1 KB
- ❑ 4 modos de Osciladores (PLL, Externos, Internos) – Hasta 40 Mhz
- ❑ 54 puertos I/O de propósito generales de 25 mA.
- ❑ 2 módulos de interface Asíncrona UARTs aptas p/ RS232, RS485, LIN.
- ❑ 1 módulo MSSP (SPI a 3 hilos) .
- ❑ 1 módulo I2C modos Master & Slave
- ❑ 13 canales A/D de 10 Bits de Resolución.
- ❑ Módos de muy bajo consumo (desde 120 nA Sleep Mode hasta 25 uA Run Mode)
- ❑ Timers, ECCP, CCP
- ❑ Optimizado para trabajar con lenguaje C (CCS)

## **Características del MCU PIC18F65J50:**

- ❑ **Pin a Pin compatible** con el **PIC18F6722** en formato LQFP 64
- ❑ **Alimentación (+VDD) de 3,6V.**
- ❑ **Iguals características al PIC18F6722** (módulos, puertos, etc.)
- ❑ **Incorpora Interface Serial USB 2.0 Full Speed (12Mbps) del tipo Device.**

**Solicite mayor información en:**

**EduDevices – [www.edudevices.com.ar](http://www.edudevices.com.ar)**

**e-mail: [info@edudevices.com.ar](mailto:info@edudevices.com.ar)**